

Серверная Память DDR4 Micron

MTA72ASS8G72LZ-2G6B2



Оперативная память 64GB DDR4 PC25600 (3200MHz)
DIMM ECC Reg CL22, Micron MTA72ASS8G72LZ-2G6B2

Характеристики

Component Density	64GB
MT/s	2666MTPS
Operating Temp	0C to +95C
Technology	DDR4 SDRAM
Family	DRAM
Brand	Micron
Part Status Code	Production
PLP	NO
Industry Speed	PC4-2666
Package	TFBGA
Voltage	1.2 VOLTS
Module Version	LRDIMM
Module Density	64GB
Package Type	GREEN
ECC	True
Number of Components	72
Density	64GB
Bus Width	x72
Component Config	4G x4
Speed	1333MHz
CAS Latency	CL = 19
SPD Data	See SPD Data->

Назначение

Для рабочей станции, Для сервера



CPU-Z

Центральный процессор | Системная плата | Память | SPD | Графика | Тест | О программе

Процессор

Модель процессора

AMD EPYC 7551P

Кодовое имя процессора

Naples

Тепловой пакет

180.0 W

Корпусировка процессора

Socket SP3 (4094)

Технологический процесс

14 nm

Core VID

0.969 V

Спецификация

AMD EPYC 7551P 32-Core Processor

Семейство

F

Модель

1

Внутренняя версия процессора

2

Расширение семейства

17

Расширение модели

1

Ревизия ядра процессора

ZP-B2

Набор инструкций

MMX(+), SSE, SSE2, SSE3, SSSE3, SSE4.1, SSE4.2, SSE4A, x86-64, AMD-V, AES, AVX, AVX2, FMA3, SHA

Частоты(Ядро #0)

Тактовая частота

2998.23 MHz

Множитель

x 30.0

Внешняя частота

99.94 MHz

Эффективная частота

Информация о кэш-памяти процессора

Сведения о кэш-памяти 1 уровня для данных

32 x 32 KBytes

8-way

Сведения о кэш-памяти 1 уровня

32 x 64 KBytes

4-way

Сведения о кэш-памяти 2 уровня

32 x 512 KBytes

8-way

Сведения о кэш-памяти 3 уровня

8 x 8 MBytes

16-way

Выбранный процессор:

Сокет

Число активных ядер процессора

32

Число логических процессоров

64

CPU-Z

Вер. 2.09.0.x64

Сервис

Проверка

Закрыть

CPU-Z

Центральный процессорСистемная платаПамятьSPDГрафикаТестО программе

Системная плата

Производитель модели и ревизии	Supermicro		
Модель материнской платы	H11SSL-i	2.00	
Спецификации шины	PCI-Express 3.0 (8.0 GT/s)		
Набор микросхем	AMD	Ryzen SOC	Ревизия 00
Южный мост	AMD	FCH	Ревизия 51
Чип мультимедиа-вывода			

BIOS

Название производителя BIOS	American Megatrends Inc.		
Версия	2.1 - AMD AGESA NaplesPI-SP3 1.0.0.B		
Дата выпуска версии BIOS	02/21/2020		

Графическая шина

Название версии порта	PCI-Express 2.0		
Количество используемых линий шины	x1	Максимально поддерживаемый режим шины	x1
Текущая скорость шины	2.5 GT/s	Максимально поддерживаемый режим AGP	5.0 GT/s

CPU-Z

Вер. 2.09.0.x64

СервисПроверкаЗаккрыть

CPU-Z

Центральный процессорСистемная платаПамятьSPDГрафикаТестО программе

Общие

Тип оперативной памяти	DDR4	Число каналов	4 x 64-bit
Объем памяти	256 GBytes	Режим двухканального доступа	
		Частота контроллера памяти	1333.0 MHz

Тайминги

Частота памяти	1332.5 MHz
FSB:DRAM	3:40
Минимальное время между подачей команды на чтение (CAS#) и началом передачи данных	21.0 clocks
Мин. время между подачей сигнала на выбор строки (RAS#) и сигнала на выбор столбца (CAS#)	19 clocks
Время, необходимое для предварительного заряда банка	19 clocks
Минимальное время активности строки	43 clocks
Минимальное время между активацией строк одного банка	62 clocks
Время, необходимое для декодирования контроллером команд и адресов	1T
Число тактов между принудительной перезагрузкой открытых страниц памяти	
Тайминг, используемый памятью RDRAM	
Минимальное время между открытием строки и операцией над столбцом в этой строке	

CPU-Z

Вер. 2.09.0.x64

СервисПроверкаЗаккрыть

CPU-Z

—□×

Центральный процессор | Системная плата | Память | SPD | Графика | Тест | О программе

Выбор слота памяти

Слот #3

DDR4

Объем модуля64 GBytes

Максимальная пропускная

Производитель модуля памятиMicron Technology

Производитель DRAM

Номер партии72ASS8G72LZ-2G6B2

Серийный номер модуля1C980516

Наличие у модуля коррекции ошибок

Наличие регистровой памяти

Наличие буферизованной памяти

Наличие расширений SPD

Неделя/год

Таблица таймингов для разных частот

	Частота			
Минимальное время между подачей команды на чтение				
Время, необходимое для активации строки банка				
Время, необходимое для предварительного заряда банка				
Минимальное время активности строки				
Минимальное время между активацией строк одного банка				
Время, необходимое для декодирования контроллером				
Используемое напряжение				

CPU-ZВер. 2.09.0.x64

Сервис▼ПроверкаЗаккрыть

CPU-Z

—□×

Центральный процессор | Системная плата | Память | SPD | Графика | Тест | О программе

Выбор устройства отображения

ASpeed AST 1000/2000

Уровень производительностиCurrent

Графический процессор

Название видеокартыASpeed AST 1000/2000

Изготовитель картыSuper Micro Computer Inc

Кодовое название видеочипа

Ревизия41

Технологический процесс

Частоты

Частота ядра видеочипа

Шейдеры

Память

Память

Объем

Тип памяти

Поставщик

Ширина шины памяти

CPU-ZВер. 2.09.0.x64

Сервис▼ПроверкаЗаккрыть

Дополнения и Файлы

- [Obsolete LRDIMM PART MTA72ASS8G72LZ-2G6B2](#)

https://wwoss.direct.quickconnect.to/

Printed on 2026/07/23 00:10

From:

<https://wwoss.direct.quickconnect.to/> - **worldwide open-source software**

Permanent link:

https://wwoss.direct.quickconnect.to/doku.php?id=hardware:ddr4_ecc_reg_64gb&rev=1716148357

Last update: **2024/05/19 22:52**

